



# KOREAN PATENT ABSTRACTS(KR)

Document Code:A

(11) Publication No.1020020074823 (43) Publication.Date. 20021004

(21) Application No.1020010014866 (22) Application Date. 20010322

(51) IPC Code:

H04B 7/26

(71) Applicant:

LG ELECTRONICS INC.

(72) Inventor:

HWANG, SEUNG HUN

LEE, YEONG DAE

(30) Priority:

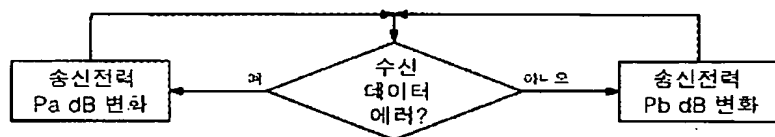
(54) Title of Invention

METHOD FOR CONTROLLING POWER ACCORDING TO EXISTENCE OF RECEIVED DATA ERROR IN TDD SYSTEM

Representative drawing

(57) Abstract:

PURPOSE: A method for controlling power according to the existence of a received data error in a TDD(Time Division Duplex) system is provided to execute the power control of a TDD system more efficiently according to the error status of received data.



CONSTITUTION: If data, such as an initial coding rate, an initial transmit power value, etc., are transmitted to a receiving side from a transmitting side, a TDD system checks whether an error exists in the transmitted data. In case that an error is contained in the transmitted data, the TDD system varies the transmit power of the receiving side as much as Pa dB. If no error exists in the transmitted data, the TDD system varies the transmit power of the receiving side as much as

Pb dB.

© KIPO 2003

if display of image is failed, press (F5)

2. 일본공개특허 2003-249861	에러 채널상태 정보를 이용한 데이터 에러 정정 장치
구 성 요 소	대 표 도
<p>(1)요 약</p> <p>【과제】 원래 신호의 복호 성능을 향상시킬 수 있는 데이터 에러 정정 장치를 제공한다.</p> <p>【해결 수단】 소프트 결정이 행해진 I 심볼과 Q 심볼에 대해, 널상태 정보에 관계되는 가중치를 추가하는 소프트 판정부에서, 심볼 및 Q 심볼에 대한 소프트 결정의 수행 및 소프트 결정이 행해진 I 심볼과 Q 심볼에 대응하는 데이터와 대면하고 채널상태 정보의 가중치를 추가한 데이터를 비트인터리버로 비트 단위로 인터리브 하는 것에 의해, 비트인터리버의 인터리브에 의한 신호 처리의 부담을 경감할 수 있고, 톨레리스 디코더에 있어서 에러 정정에 의한 밀천의 신호에의 복호 성능을 높일 수 있다.</p> <p>(2)청구항 1</p> <p>다중 채널을통하여 전송되는 I 심볼 및 Q 심볼을 포함하는 데이터의 전송상의 왜곡을 보상하기 위해 상기 데이터로부터 채널상태 정보를 추출하는 등화기로 등화한 상기 I 심볼 및 Q 심볼의 에러를 정정하는 데이터 에러 정정 장치에 있어서, 상기 등화기로 등화한 상기 I 심볼과 상기 Q 심볼 및 상기 채널상태 정보로부터 각각 상기 I 심볼과 상기 Q 심볼에 대한 소프트 결정을 행하고, 소프트 결정이 행해진 상기 I 심볼과 상기 Q 심볼에 대해 상기 채널상태 정보에 관계되는 가중치를 추가하는 소프트 판정부와, 상기 가중치가 추가되는 상기 I 심볼과 상기 Q 심볼을 포함하는 데이터를 디인터리버하는 비트디인터리버 및 상기 비트디인터리버로 디인터리버되는 상기 데이터로부터 에러를 정정하고, 원래 신호에 복호하는 톨레리스 디코더를 포함하는 것을 특징으로 하는 데이터 에러 정정 장치.</p>	